

عنوان مقاله:

طراحی و شبیه سازی یک الگوریتم نوین پنهان نگاری در تصویر

محل انتشار:

سومین کنفرانس مهندسی برق و الکترونیک ایران (سال: 1390)

تعداد صفحات اصل مقاله: 7

نویسندگان:

سعید محمودپور - دانشگاه آزاد اسلامی قزوین

ستار میرزا کوچکی - دانشگاه علم و صنعت ایران

خلاصه مقاله:

پنهان نگاری علم و هنر ارتباط نامرئی است یکی از معمول ترین روشهای پنهان نگاری جایگزین نمودن بیت های کم اهمیت LSB یک فایل پوشش مانند عکس با بیتهای پیغام می باشد اما این روش دارای نقاط ضعفی است که باعث می شود پیغام در برابر روشهای ضد پنهان نگاری مانند آنالیز های آماری آشکار شود از این رو روش نوینی در پنهان نگاری LSB ارائه شده است که علاوه بر حجم زیاد اطلاعات قابل حمل مشکلات LSB کلاسیک را ندارند در این مقاله یک طرح سخت افزاری از این الگوریتم نوین برای افزایش سرعت محاسبات ارائه شده است مشکل اساسی این الگوریتم نوین حجم محاسبات زیاد است که بوسیله سخت افزاری سریع با سرعت کلاک بالا مانند FPGA این مشکل برطرف می شود.

کلمات کلیدی:

پنهان نگاری، FPGA، زبان توصیف سخت افزار، مولد اعداد تصادفی

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/125290>

